

アナログ CMOS 集積回路の設計 基礎編 正誤表

<第 2 章>

p.19, L.11 [誤]  $C_o$   
[正]  $C_{ox}$

p.54, 問題 2.27 [誤] NMOS が飽和領域にある  
[正] NMOS がサブスレッショルド領域にある

<第 4 章>

p.128-129 [誤]  $v_{m1}, v_{m2}$   
[正]  $v_{in1}, v_{in2}$

p.129, L.6 [誤]  $v_{m,CM}$   
[正]  $v_{in,CM}$

p.135, L.1 [誤] 式(4.2)  
[正] 式(4.12)

p.140, L.7 [誤]  $\text{delt}V_1 = \text{delt}V_2$   
[正]  $\text{delt}V_1 = -\text{delt}V_2$

p.140, L.8 [誤]  $V_0 + \text{delt}V_{in} - (V_a + \text{delt}V_1) = V_0 + \text{delt}V_{in} - (V_a + \text{delt}V_2)$   
[正]  $V_0 + \text{delt}V_{in} - (V_a + \text{delt}V_1) = V_0 - \text{delt}V_{in} - (V_a + \text{delt}V_2)$

p.145, L.2 [誤] 例題 44.5  
[正] 例題 4.5